

(2SJ103)

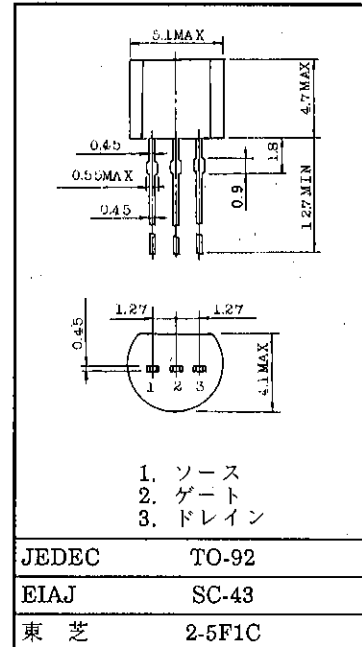
- 低周波増幅用
- アナログスイッチ用
- 定電流負荷用
- インピーダンス変換用

- 高耐圧です。 : $V_{GDS}=50V$
- 高入力インピーダンスです。
 : $I_{GSS}=1.0nA$ (最大) ($V_{GS}=30V$)
- オン抵抗が低い。 : $R_{DS(ON)}=270\Omega$ (標準) ($I_{DSS}=-5mA$)
- 2SK246とコンプリメンタリになります。

最大定格 ($T_a=25^\circ C$)

項 目	記 号	定 格	単 位
ゲート・ドレイン間電圧	V_{GDS}	50	V
ゲート電流	I_G	-10	mA
許容損失	P_D	300	mW
接合温度	T_j	125	$^\circ C$
保存温度	T_{stg}	-55~125	$^\circ C$

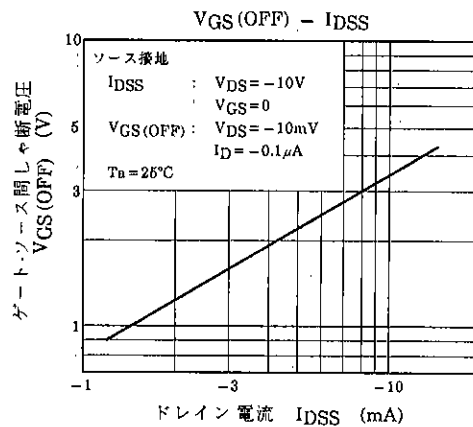
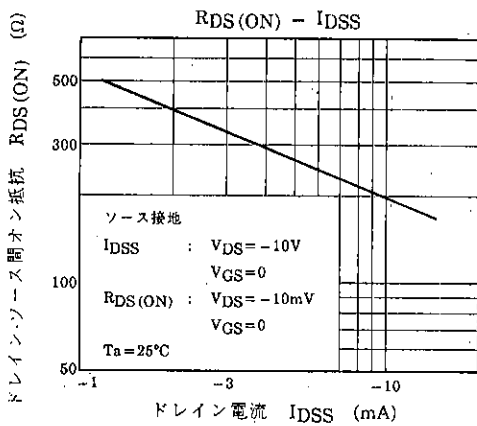
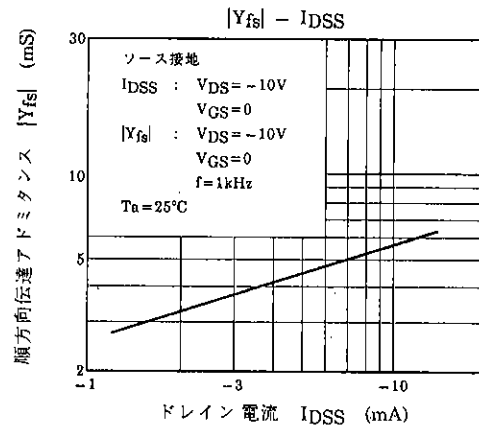
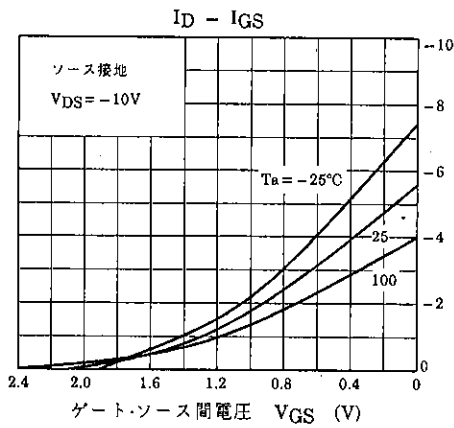
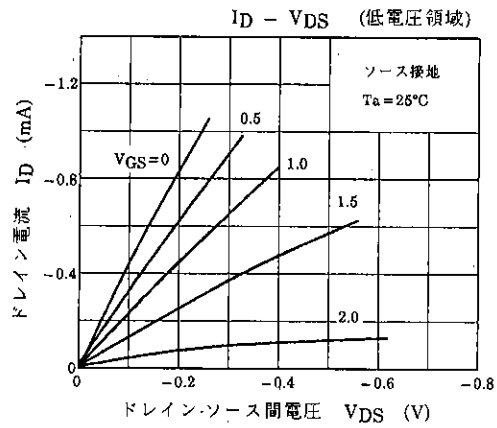
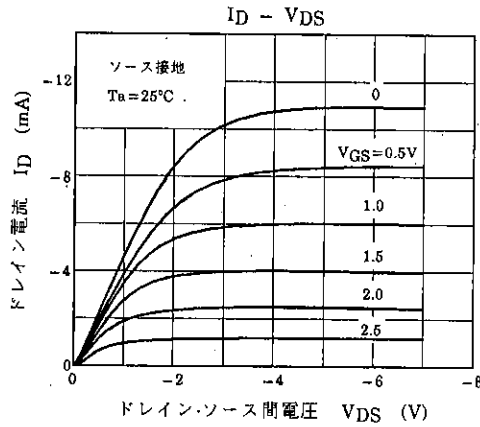
単位 : mm

電気的特性 ($T_a=25^\circ C$)

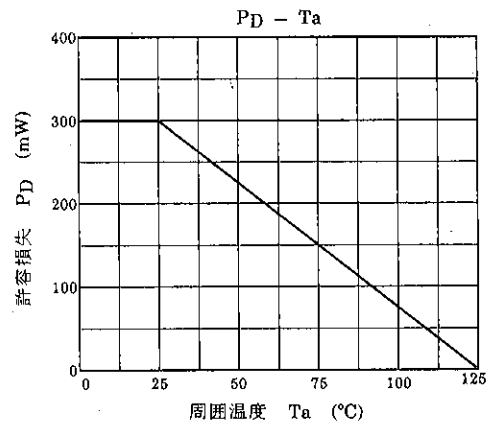
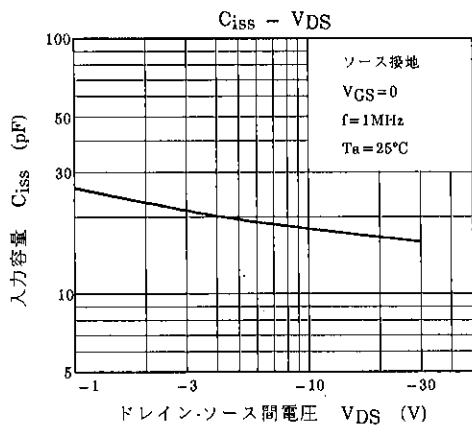
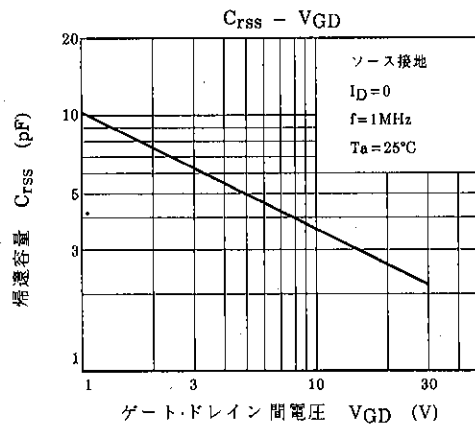
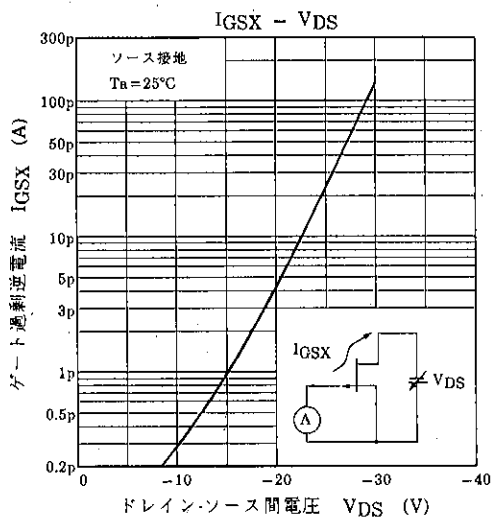
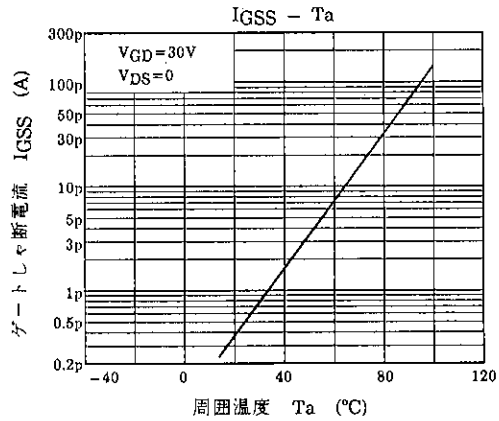
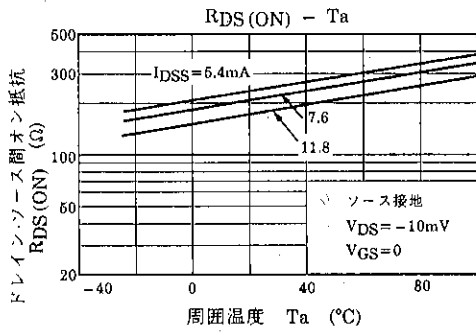
項 目	記 号	測 定 条 件	最 小	標 準	最 大	単 位
ゲートシャ断電流	V_{GSS}	$V_{GS}=30V, V_{DS}=0$	—	—	1.0	nA
ゲート・ドレイン間降伏電圧	$V_{(BR)GDS}$	$V_{DS}=0, I_G=100\mu A$	50	—	—	V
ドレイン電流	I_{DSS} (注)	$V_{DS}=-10V, V_{GS}=0$	-1.2	—	-14	mA
ゲート・ソース間シャ断電流	$V_{GS(OFF)}$	$V_{DS}=-10V, I_D=-0.1\mu A$	0.3	—	6.0	V
順方向伝達アドミタンス	$ Y_{fs} $	$V_{DS}=-10V, V_{GS}=0, f=1kHz$	1.0	4.0	—	mS
ドレイン・ソース間オン抵抗	$R_{DS(ON)}$	$V_{DS}=-10mV, V_{GS}=0, I_{DSS}=-5mA$	—	270	—	Ω
入 力 容 量	C_{iss}	$V_{DS}=-10V, V_{GS}=0, f=1MHz$	—	18	—	pF
帰 還 容 量	C_{rss}	$V_{DG}=-10V, I_D=0, f=1MHz$	—	3.6	—	pF

注 : I_{DSS} 分類 Y : -1.2~-3.0mA, GR : -2.6~-6.5mA, BL : -6~-14mA

(2SJ103)



(2SJ103)



当社は品質、信頼性の向上に努めていますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用頂く場合は、半導体製品の誤作動や故障により、他人の生命・身体・財産が侵害されることのないように、購入者側の責任において、装置の安全設計を行うことをお願いします。

なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用頂くとともに、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などをご活用ください。

本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社および第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。

本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
